

Procédure à suivre pour réaliser les TP VHDL

* cliquer sur l'icône MAXplus II sur le bureau

- ① cliquer sur File → Project →

↳ Name Donner Nom

- ② cliquer sur Assign Flex 8000
 ↳ Device EPF...84-4 (décocher Auto)
 puis Assign
 ↳ GPDO → Passive serial et décocher tout
 ensuite Assign
 ↳ GPLS → Fast, et décocher 9000

- ③ cliquer sur Page Blanche (New) → Edition tdf

- ④ Enregistrer sous (disquette) → extension .vhd

- ⑤ cliquer sur File → Project → Save and check
(corriger les erreurs éventuelles de syntaxe)

- ⑥ cliquer sur MAX+II
↳ Floor Plan Editor (affectation des pins)
vérifier éventuellement sur Layout { ☒ Device view
☒ Current Assign Floor

- ⑦ Après affectation des pins (entrées et sorties), faire la compilation (en cliquant sur la disquette avec trait jaune)
(Exemple : $A \rightarrow 1$; $B \rightarrow 2$; $S \rightarrow 71$; $R \rightarrow 72$)

* Transfert vers le KIT pédagogique ALTERA (Implémentation):
Après mise sous tension et connexion du KIT au PC par câble DB9

- ⑧ cliquer sur l'icône DNLD 82.

Vider la fenêtre de gauche (DEL)

Vider la fenêtre de gauche (---)
puis chercher votre programme dans la fenêtre de droite.

Valider par Add et Config (confirmer 2 fois)

- ⑨ Manipuler les microswitches sélectionnés et vérifier l'allumage et l'extinction des LEDs correspondantes.

Remarques: Après l'exécution de l'étape ⑧, le KIT ALTERA peut être déconnecté du PC et fonctionner de façon autonome.