

TD sur le Trigger de schmitt

le 9 Mai 2020

Ex: lorsque $e(t)$ varie trouver V_{th} , V_{ref} , $s(t)$ pour les 2 montages suivants

Trigger de schmitt inverseur

La entrée $e(t)$ est appliquée

à l'entrée inverseuse de l'A.O.

à $t=0$, $s(t) = V^+$. Pour trouver

V_{ref} appliquons Millman

$$V^+ = V_{ref} \frac{R_2}{R_1 + R_2} + E \frac{R_1}{R_1 + R_2}$$

lorsque $e(t)$ augmente $s(t)$ bascule

à V^- . lorsque $e(t) = V_{ref}$

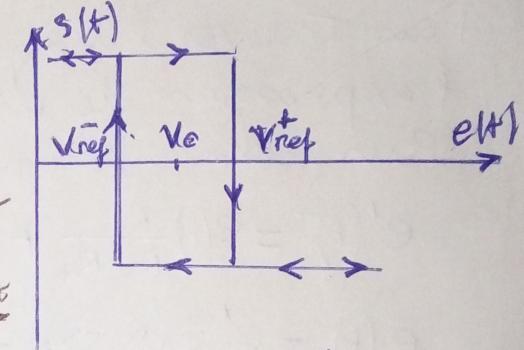
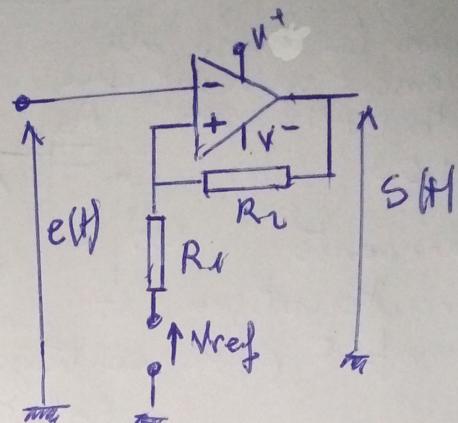
à ce moment $V_{ref} = V_{ref} \cdot \frac{R_2}{R_1 + R_2} - E \frac{R_1}{R_1 + R_2}$

et $s(t)$ bascule à $+E$ lorsque

$e(t) = V_{ref}$

sa largeur de l'hysteresis $V_{ref} - V_{ref}$

$$\Delta V = V^+ - V^- = 2E \frac{R_1}{R_1 + R_2}$$



Trigger de schmitt non inverseur

L'entrée $e(t)$ est appliquée à l'entrée non inverseuse de l'A.O. à $t=0$, $s(t) = -E$

sachant que $V_{ref} = E = e(t) \frac{R_2}{R_1 + R_2} - E \frac{R_1}{R_1 + R_2}$

on a $V^+ = V_{ref} \frac{(R_1 + R_2)}{R_2} + E \frac{R_1}{R_2}$

lorsque $e(t) = V^+$ alors $s(t) = +E$

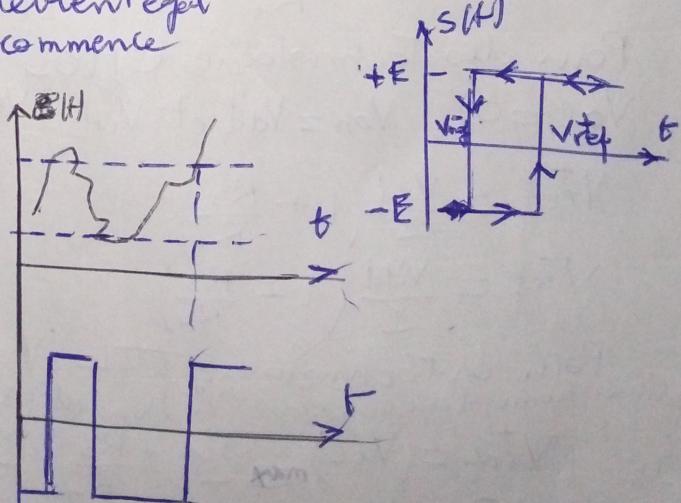
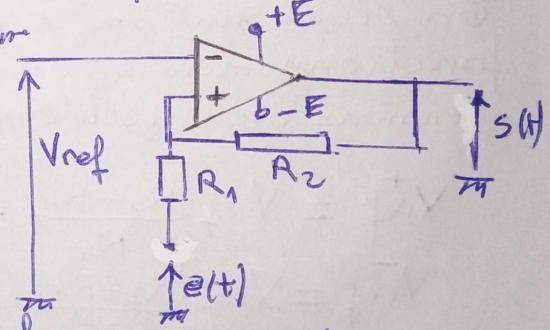
et $V_{ref} = V_{ref} \frac{R_2}{R_1 + R_2} - E \frac{R_1}{R_2}$

et lorsque $e(t)$ en diminuant devient égal à V_{ref} , $s(t) = -E$ et le cycle recommence

sa largeur de l'hysteresis

$$\Delta V = V^+ - V^- = 2E \frac{R_1}{R_2}$$

Caractéristiques du trigger inverseur



Caractéristiques du trigger de schmitt non inverseur

Exercice 2 : Trigger de schmitt à portes logiques

1) Trouver les seuils de basculement sachant que les portes NAND sont en CMOS

2 - Représenter la caractéristique de transfert pour ce trigger de schmitt à portes logiques

Solution

Pour trouver l'expression de $e(t)$ cherchons d'abord l'expression de $e'(t)$ à l'entrée de la porte N_1 .
Pour cela appliquons milleman

$$e'(t) = e(t) \frac{R_4}{R_3 + R_4} + s(t) \frac{R_3}{R_3 + R_4} \text{ il vient alors}$$

$$e(t) = e'(t) \frac{(R_3 + R_4)}{R_4} - s(t) \frac{R_3}{R_4}$$

En se basant sur le principe de fonctionnement on en déduit les tensions de basculement

$$V_{ref}^+ = V_{ref} \frac{(R_3 + R_4)}{R_4} - V_{le} \frac{R_3}{R_4}$$

$$V_{ref}^- = V_{ref} \frac{(R_3 + R_4)}{R_4} - V_{lh} \frac{R_3}{R_4}$$

Pour des technologies CMOS

$$V_{le} = 0V, V_{lh} = V_{dd} \text{ et } V_{ref} \approx V_{dd}/2$$

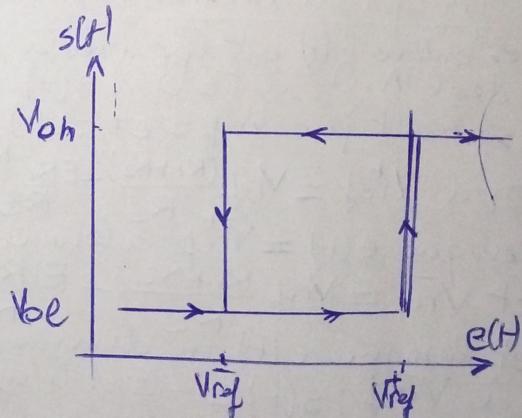
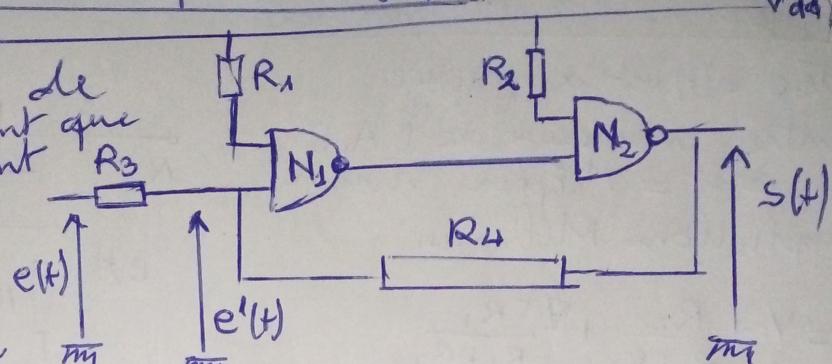
$$V_{ref}^+ = \frac{V_{dd}}{2} \left(1 + \frac{R_3}{R_4}\right)$$

$$V_{ref}^- = \frac{V_{dd}}{2} \left(1 - \frac{R_3}{R_4}\right)$$

Pour la technologie TTL V_{ref} n'est pas assez précis $V_{lh} = 3V, V_{le} = 0.3V$
on la remplace par $(V_{le})_{max}$ et $(V_{lh})_{min}$

$$V_{ref}^+ = (V_{lh})_{min} \left[1 + \frac{R_3}{R_4}\right] - 0.3 \frac{R_3}{R_4}$$

$$V_{ref}^- = (V_{le})_{max} \left[1 + \frac{R_3}{R_4}\right] - 3 \frac{R_3}{R_4}$$



caractéristiques de transfert pour le trigger de schmitt à portes logiques